

Karta PLX200SYN

Zmieniony 18.07.2007.

Karta synchronicznej transmisji szeregowej z protokoÅem Frame Relay, wspÅ³ÅpracujÅca z szynÅ... PCI.

Podstawowe cechy funkcjonalne, przeznaczenie i budowa:

Karta PLX200SYN jest nowoczesnym rozwiazaniem urzÅdzeniem transmisji danych, zbudowanym przy uÅyciu ukÅadÅw scalonych bardzo wielkiej skali integracji, wykonany w technologii SMD, charakteryzujÅcym sie maÅymi wymiarami, niewielkim poborem mocy i wysokÅ niezawodnoÅciÅ. PrzeksztaÅca ona sygnaÅy pojawiajÅce sie na szynie PCI komputera klasy PC na sygnaÅy transmisji szeregowej w trybie synchronicznym z wieloma protokoÅami, a w szczegÅlnoci Frame Relay. SygnaÅy transmisji szeregowej mogÅ pojawiaÅ siÄ na kaÅdym z dwÅ³ch niezaleÅnych portÅw karty. KaÅdy port moÅe pracowaÅ z maksymalnÅ szybkoÅciÅ 10Mbit/s, niezaleÅnie od pozostaÅych.

Å

Å

Sterowniki do kart PLX200SYN sÅ dostÅpne dla systemu operacyjnego Linux. W dystrybucjach Linuxa z jÅdrem 2.6 i nowszych sterowniki sÅ wbudowane w system operacyjny (wymagajÅ kompilacji). Do dystrybucji 2.4.x udostÅpniamy sterownik nagrany na CD.

IloÅ portÅw: 2 ProtokoÅy: Frame Relay, X.25, PPP, HDLC System operacyjny: Linux Maksymalna szybkoÅ: 10Mbit/s

Procesor komunikacyjny: HD64572 Bufor nadawczy i odbiorczy: po 64Bajty ObwodÅw stykowe: 102, 103, 104, 105,

106, 108, 109, 113, 114, 115 Parametry elektryczne obwodÅw stykowych: zgodne z zal. V.11 ITU Wyprowadzenie obwodÅw stykowych: zÅ,Å...cze szufladowe 15-o stykowe, mÅskie Wykonanie: karta do zÅ,Å...cza PCI o dÅ,ÅgoÅci 12cm

Å